



MINISTÉRIO DA EDUCAÇÃO
SECRETARIA DE EDUCAÇÃO PROFISSIONAL E TECNOLÓGICA
INSTITUTO FEDERAL DE EDUCAÇÃO, CIÊNCIA E TECNOLOGIA SUL-RIO-GRANDENSE
PRÓ-REITORIA DE ENSINO

FORMULÁRIO PARA APRESENTAÇÃO DE PROJETOS DE ENSINO

REGISTRO SOB Nº: *PJE 2019 CMD 0025*
Uso exclusivo da PROEN

CAMPUS:
Camaquã

I. IDENTIFICAÇÃO

a) Título do Projeto:

Curso de configuração e overclock em sistemas computacionais de alto desempenho

b) Resumo do Projeto:

Estudo de técnicas de aumento de desempenho, manutenção preventiva e parâmetros de configuração de estações de trabalho de alto desempenho.

c) Caracterização do Projeto:

Classificação e Carga Horária Total:			
<input checked="" type="checkbox"/> Curso/Mini-curso	<input type="checkbox"/> Palestra	<input type="checkbox"/> Evento	<input type="checkbox"/> Outro (Especificar).
<input type="checkbox"/> Ciências Exatas e da Terra	<input type="checkbox"/> Ciências Biológicas	<input checked="" type="checkbox"/> Engenharias	
<input type="checkbox"/> Ciências da Saúde	<input type="checkbox"/> Ciências Agrárias	<input type="checkbox"/> Ciências Sociais Aplicadas	
<input type="checkbox"/> Ciências Humanas	<input type="checkbox"/> Linguística, Letras e Artes	<input type="checkbox"/> Outros	
Carga horária total do projeto: 30 horas, a serem desenvolvidas nos dias 29, 30 e 31/03			

d) Especificação do(s) curso(s) e/ou áreas e/ou Departamentos/Coordenadorias envolvidos:

Curso Superior de Tecnologia em Análise e Desenvolvimento de Sistemas e Curso técnico em Informática

Vinculação com disciplinas do(s) curso(s)/área(s):

O projeto de ensino está vinculado diretamente a uma disciplina ou a várias disciplinas (projeto interdisciplinar)?

Sim. Não.

Qual(is)? Arquitetura e Organização de Computadores

Articulação com Pesquisa e Extensão:

O projeto de ensino poderá gerar alguma ação de pesquisa e extensão no futuro?

Sim. Não.

Em caso afirmativo, como se dará esse encaminhamento?

O estudo de técnicas de verificação e aumento de desempenho em sistemas computacionais é uma importante área de pesquisa na ciência da computação.

Vinculação com Programas Institucionais:

O projeto de ensino está atrelado a algum Programa Institucional?

Sim. Não.

Em caso afirmativo, cite o(s) programa(s).

e) Identificação da equipe, com a função e a carga horária prevista:**Coordenador (docente ou técnico-administrativo do IFSul)**

Nome: Leonardo Campos Soares

Lotação: Camaquã/DEPEX/CSTADS

SIAPE: 1822354

Disciplina(s) que ministra / atividade administrativa:

- Coordenador do CSTADS
- Arquitetura e organização de computadores
- Sistemas Operacionais I
- Sistemas Operacionais II
- Bancos de Dados
- Metodologia de Projetos

Formação Acadêmica:

Graduação: Bacharel em Ciência da computação - UCPel

Especialização: Informática – Internet e aplicações no ensino - UCPel

Mestrado: Ciência da Computação - UFPel

Doutorado:

Contato:

Telefone campus: 51 3671 7350

Telefone celular: 53 98141 7054
E-mail: leonardo.soares@camaqua.ifsul.edu.br

Demais membros		
Nome	Função	CH prevista

Observação: a carga horária prevista é em horas-aula semanais e a função pode ser Coordenador, Colaborador, Participante, Ministrante ou Palestrante.

II. INTRODUÇÃO

O estudo de técnicas de aumento e verificação de desempenho em sistemas computacionais constitui-se como importante área de pesquisa nas ciências da computação, fortemente ligado as disciplinas de organização e arquitetura de computadores, nas quais busca-se a compreensão sobre os detalhes de projeto e implementação de sistemas computacionais a nível de hardware.

III. JUSTIFICATIVA

Devido ao enfoque do curso TADS, o estudo de técnicas de aumento e verificação de desempenho em hardware não é priorizado, sendo, no entanto, um conhecimento importante para um analista de sistemas.

IV. OBJETIVOS GERAIS E ESPECÍFICOS

- Desenvolver conceitos sobre verificação de desempenho de sistemas computacionais
- Estudar técnicas de aumento de desempenho
- Conhecer parâmetros de configuração de BIOS em sistemas computacionais de alto desempenho

V. METODOLOGIA

O curso será desenvolvido em aulas práticas, desde a montagem de estações de trabalho de alto desempenho, observando as normas de segurança para trabalho com equipamentos

eletrônicos com circuitos expostos, com a configuração de software básico e o estudo de parâmetros de configuração para aumento de desempenho. O processo será presencial, com auxílio de AVA para socialização de conhecimentos prévios necessários ao desempenho das atividades de laboratório.

Atividades:

- Desenvolvimento do material e disponibilização no AVA Moodle.
- Curso

VI. CRONOGRAMA DE EXECUÇÃO

Atividades	Mês 1	Mês 2	Mês 3	Mês 4	Mês 5	Mês 6	Mês 7	Mês 8	Mês 9	Mês 10	Mês 11	Mês 12
1	x											
2	x											
3												

Descrição das atividades:

Atividade 1: O Coordenador do projeto elaborará o material de estudos e disponibilizará na plataforma AVA Moodle.

Atividade 2: O curso será ministrado em 3 dias, com aula em dois turnos.

VII. INFRAESTRUTURA NECESSÁRIA

Laboratório 705, com acesso durante o fim de semana.

VIII. RECURSOS FINANCEIROS (ORÇAMENTO DETALHADO/JUSTIFICADO)

Item	Discriminação	Quantidade	Valor Unitário (R\$)	Valor Total (R\$)
1				
2				
3				
4				
5				

Não será necessário o aporte de recursos financeiros.

IX. RESULTADOS E IMPACTOS ESPERADOS

Construir conhecimento sobre os temas abordados, qualificando os participantes para o dimensionamento de hardware computacional para aplicações de alto desempenho.

X. AVALIAÇÃO

Tipo de avaliação utilizada:

Quantitativa

Qualitativa

Mista

Instrumentos/procedimentos utilizados:

Entrevistas

Reuniões

Observações

Relatórios

Seminários

Questionários

Controle de Frequência

Outro(s). Especificar.

Diálogo auto-avaliativo e avaliação de grupo.

Descrição de procedimentos para avaliação:

Durante o curso os alunos serão observados e questionados sobre o desenvolvimento das atividades propostas, e será feito debate sobre o desempenho individual, aprendizados e avaliação coletiva. A frequência também será parâmetro de avaliação.

Periodicidade da avaliação:

Mensal

Semestral

Trimestral

Ao final do projeto

Sujeito(s) que realiza(m) a avaliação:

Coordenador

Colaborador

Participantes (Estudantes/servidores)

Ministrante

Palestrante

XI. REFERÊNCIAS BIBLIOGRÁFICAS

MORIMOTO, Carlos E. **Hardware II - O guia definitivo**. Porto Alegre: Sul Editores, 2009.

TORRES, Gabriel. **Montagem de Micros: Para autodidatas, estudantes e técnicos**. Rio de Janeiro: NovaTerra, 2010.

HENNESSY, John L. **Arquitetura de Computadores: uma abordagem quantitativa**. 3. ed. Rio de Janeiro: Campus, 2003.

ANEXOS (Listar os anexos)

1 -

2 -

3 -

4 -

COORDENADOR DO PROJETO

DATA: 13 / 03 / 2019



NOME
Leonardo Campos Soares
Professor EBTT
IFSul Câmpus Camaquã

PARECERES DO CAMPUS

DIREÇÃO

PARECER COLEGIADO/COORDENAÇÃO/ÁREA

aprovado () reprovado

Parecer: *Aprovado em recomendação.*

Em reunião: 13/03/2013

(Assinatura e Carimbo)

Cátia Mirela de Oliveira Barcellos
Coordenadora do Curso Técnico em Informática
IFSul Câmpus Camaquã

Coordenação

DIREÇÃO

PARECER DIREÇÃO/DEPARTAMENTO DE ENSINO

aprovado () reprovado

Parecer: *Favorável*

Em reunião: 13/3/13

(Assinatura e Carimbo)

Guilherme Karsten Schirmer
Chefe do Departamento de Ensino,
Pesquisa e Extensão
IFSul Câmpus Camaquã

Direção/Departamento de Ensino

PARECER DIREÇÃO/DEPARTAMENTO DE ADMINISTRAÇÃO E PLANEJAMENTO (quando necessário)

aprovado () reprovado

Parecer: *Favorável*

Em reunião: 13/03/13

(Assinatura e Carimbo)

Patrick Coelho Vieira
Chefe do Departamento de
Administração e Planejamento
IFSul Câmpus Camaquã

Direção/Departamento de Administração e Planejamento

PARECER DIREÇÃO-GERAL DO CAMPUS

aprovado () reprovado

Parecer: *Favorável*

Em reunião: 13/03/2013

(Assinatura e Carimbo)

Tales Emilio Costa Amorim
Diretor-Geral
IFSul Câmpus Camaquã


Diretor-geral

PARECER DA PRÓ-REITORIA DE ENSINO

(X) aprovado () reprovado

Parecer: De acordo.

Em reunião: 19/03/2019

 20/3/19

Assinatura e Carimbo

Pró-reitor de Ensino

Rodrigo Nascimento da Silva
Pró-Reitor de Ensino
Instituto Federal Sul-rio-grandense